**a.** Entegreler, mantık aileleri içinde inverter (16’lık inverter ve 16’lık non-inverter) ailesinin elemanlarıdır.

**b.** Veri kitabının genel amacı, o entegrenin ne işe yaradığı, nerelerde kullanıldığı, hangi şekilde kullanıldığı, yapısı, bacak bağlantıları, tipik devre uygulamaları, DC ve AC analiz verilerini vurgulamaktır. Bunun yanı sıra incelediğimiz veri kitaplarında, CD4049’un 16’lık inverting buffer olduğu, CD4050’nin 16’lık non-inverting buffer olduğu ve diğer SN serili entegreler için ise inverter özelliğinde olduğu ön plana çıkarılmıştır.

**c.** SN5404 entegresinin besleme gerilimi değeri 5V’tur.

d. 54LS/74LS olan entegreler 5V’luk besleme gerilimlinde çıkışı için düşük tr ve tf değerine sahiptir.

e. İki entegreyi birbirine doğrudan bağlayarak bir tane tampon yapmak mümkündür. Sıralama yapmak gerekir, çünkü giren verinin çıkışa en verimli şekilde iletilmesi için giriş empedansı yüksek olan CD4049 entegresini tamponun girişine, düşük çıkış empedanslı entegreyi de tamponun çıkışına koymalıyız. CMOS olduğu için CD4049’un giriş empedansı yüksektir.

f. Aşağıdaki devrece CD4049/CD4050 entegresinin fonksiyonu, CMOS’dan TTL yükleyicisine veya düşük VDD gerilimli bir devreye tampon yapmaktır. VDD1’deki gerilim VDD2’dekinden daha büyük olduğu durumda, VDD1 arttıkça entegrenin çıkış sürme kapasitesi artar. Yani bir CMOS’tan alınan veri, diğer CMOS’a ya da TTL yükleyicisine bu entegreler yardımıyla gönderiliyor, tampon görevi görüyor.

